



Mutah University
Faculty of IT
CIS Department
Description Materials



Course Name	No
مختبر تصميم الدوائر المنطقية يقدم هذا المختبر تطبيقات عملية باستخدام برامج المحاكاة لمراجعة لنظام العد الثنائي، العمليات المنطقية الأساسية، البوابات المنطقية الأساسية، بوابات "و" و "أو" وبوابة "النفى" وغيرها، الدوائر المنطقية التي لا تعتمد نتائجها الجديدة على نتائجها السابقة وتبسيط الدوال المنطقية، تصميم الدوائر المنطقية باستخدام الدوائر المنطقية المشفرة، فك التشفير، دوائر الانتقاء. المتطلب السابق: 2201131	2201132



Mutah University
Faculty of IT
CIS Department
Description Materials



Course Name	No
<p style="text-align: center;">مختبر تصميم الدوائر المنطقية</p> <p>Experiments on logic gates and design of a digital adder, subtractors, encoders, decoders, demultiplexers, multiplexers, latches, flip-flops, binary counters and shift registers. Introduction to implementing combinational circuits and Sequential logic circuits. Students are required to design, simulate, implement, and test the assigned projects about combinational and sequential logic circuits.</p> <p>Pre-request Course: 2201131</p>	2201132